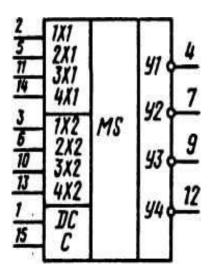
## KP531K**n**14

Микросхема представляет собой четырехразрядный селектор 2-1 с тремя устойчивыми состояниями с инверсными выходами. Содержит 191 интегральный элемент. Корпус типа 201.16-16, масса не более 1,4 г.



Условное графическое обозначение КР531КП14

Назначение выводов: 1 - вход DC; 2, 5, 11, 14 - информационные входы 1X1, 2X1, 3X1, 4X1; 3, 6, 10, 13 - информационные входы 1X2, 2X2, 3X2, 4X2; 4, 7, 9, 12 - выходы  $\overline{Y1}$  -  $\overline{Y4}$ ; 8 - общий; 15 - вход C; 16 - напряжение питания.

## Электрические параметры

Номинальное напряжение питания	$5 B \pm 5\%$
Выходное напряжение высокого уровня	≥ 2,4 B
Выходное напряжение низкого уровня	
Напряжение на антизвонном диоде	≤   -1,2   B
Ток потребления при низком уровне выходного напряжения	≤81 mA
Ток потребления при высоком уровне выходного	
напряжения	≤ 56 MA
Ток потребления в третьем состоянии	
Входной ток низкого уровня по выводам:	
- 1	
- 2, 3, 5, 6, 10, 11, 13-15	≤   -2  MA
Входной ток высокого уровня по выводам:	
- 1	≤ 100 mkA
- 2, 3, 5, 6, 10, 11, 13-15	≤ 50 mkA
Ток входного пробивного напряжения	≤ 1 MA
Ток короткого замыкания	-40100 mA

Выходной ток в третьем состоянии при низком уровне	
на выходе	≤   -50  MKA
Выходной ток в третьем состоянии при высоком уровне	
на выходе	≤ 50 mkA
Время задержки распространения при включении	
(выключении) по выводам:	
- от 2, 3, до 4; от 5, 6 до 7; от 10, 11 до 9; от 13, 14 до 12	≤ 6 нс
- от 1 до 4, 7, 9, 12	≤ 12 нс
Время задержки распространения при включении из третьего	
состояния в состояние высокого уровня	≤ 19,5 нс
Время задержки распространения при включении из третьего	
состояния в состояние низкого уровня	≤ 21 нс
Время задержки распространения при включении третьего	
состояния из состояния низкого уровня	≤ 16 HC
Время задержки распространения при включении третьего	
состояния из состояния высокого уровня	≤ 10,5 нс