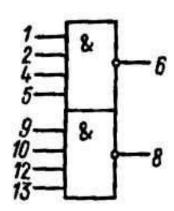
К555**ЛА**1, **КБ**555**ЛА**1-4, **КМ**555**ЛА**1

Микросхемы представляют собой два логических элемента 4И-НЕ. Содержат 40 интегральных элементов. Корпус типа 201.14-1, масса не более 1 г и 201.14-8, 2102.14-2, масса не более 2,3 г.



Условное графическое обозначение К555ЛА1, КМ555ЛА1

Назначение выводов: 1 - вход X1; 2 - вход X2; 3 - свободный; 4 - вход X3; 5 - вход X4; 6 - выход $\overline{Y1}$; 7 - общий; 8 - выход $\overline{Y2}$; 9 - вход X5; 10 - вход X6; 11 - свободный; 12 - вход X7; 13 - вход X8; 14 - напряжение питания.

Таблица истинности

Входы				Выходы
X1, X5	x2, x6	X3, X7	X4, X8	Y1, Y2
0	0	0	0	1
0	0	0	1	1
0	0	1	0	1
0	0	1	1	1
0	1	0	0	1
0	1	0	1	1
0	1	1	0	1
0	1	1	1	1
1	0	0	0	1
1	0	0	1	1
1	0	1	0	1
1	0	1	1	1
1	1	0	0	1
1	1	0	1	1
1	1	1	0	1
1	1	1	1	0

Электрические параметры

Номинальное напряжение питания	5 B ± 5%
Выходное напряжение низкого уровня	≤ 0,5 B
Выходное напряжение высокого уровня	≥ 2,7 B
Ток потребления при низком уровне выходного	
напряжения	≤2,2 mA
Ток потребления при высоком уровне выходного	
напряжения	≤0,8 MA
Входной ток низкого уровня	≤ -0,36 mA
Входной ток высокого уровня	≤0,02 mA
Потребляемая мощность	7,88 мВт
Время задержки распространения при включении	
(выключении)	≤ 20 нс
Коэффициент разветвления по выходу	20