

K555ЛП12, КМ555ЛП12

Микросхемы представляют собой четыре двухходовых логических элемента Исключающее ИЛИ с открытым коллекторным выходом. Содержат 100 интегральных элементов. Корпус типа 201.14-1, масса не более 1 г и 201.14-8, 2102.14-2, масса не более 2,3 г.



Условное графическое обозначение K555ЛП12, КМ555ЛП12

Назначение выводов: 1 - вход D1; 2 - вход D2; 3 - выход Q1; 4 - вход D3; 5 - вход D4; 6 - выход Q2; 7 - общий; 8 - выход Q3; 9 - вход D5; 10 - вход D6; 11 - выход Q4; 12 - вход D7; 13 - вход D8; 14 - напряжение питания.

Таблица истинности

Вход		Выход
D1	D2	Q
0	0	0
0	1	1
1	0	1
1	1	0

Электрические параметры

Номинальное напряжение питания 5 В + 5%

Выходное напряжение низкого уровня:

- при $I_{\text{вых}}^0 = 4 \text{ мА}$ $\leq 0,4 \text{ В}$
- при $I_{\text{вых}}^0 = 8 \text{ мА}$ $\leq 0,5 \text{ В}$

Ток потребления $\leq 10 \text{ мА}$

Входной ток низкого уровня $\leq |-0,8| \text{ мА}$

Входной ток высокого уровня $\leq 40 \text{ мкА}$

Выходной ток высокого уровня $\leq 100 \text{ мкА}$

Потребляемая мощность 52,5 мВт
Время задержки распространения при включении
(выключении) ≤ 30 нс

Примечание. Ток потребления измеряется при открытых выходах и при
4,5 В на одном из входов и заземленном другом входе.