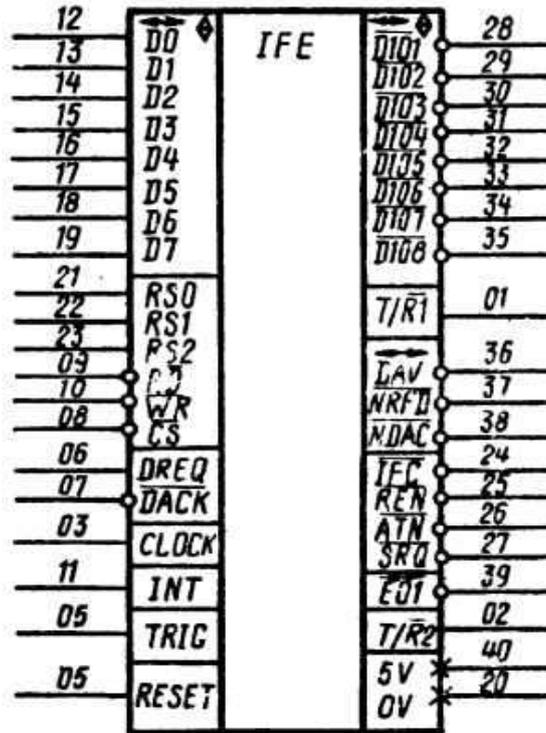


# КР580ВК91А

Микросхема представляет собой интерфейс системы микропроцессор - канал общего пользования. Предназначена для сопряжения микропроцессоров и микро-ЭВМ с линией коллективного пользования информационно - измерительной системы. Со держит 4750 интегральных элементов. Корпус типа 2123.40-2, масса не более 6 г.



Условное графическое обозначение КР580ВК91А

Назначение выводов: 1, 2 - выходы управления приемно-возбудительной схемой; 3 - вход синхросигнала; 4 - вход "сброс"; 5 - выход "запуск"; 6 - вход "запрос ПДП"; 7 - вход "подтверждение ПДП"; 8 - вход "выбор микросхемы"; 9 - вход "чтение"; 10 - вход "запись"; 11 - запрос прерывания; 12...19 - входы/выходы шины данных микропроцессора; 20 - общий; 21...23 - входы адреса регистра; 24 - вход "очистка интерфейса"; 25 - вход "разрешение дистанционного управления"; 26 - вход управления; 27 - выход "запрос на обслуживание"; 28...35 - входы/выходы шины данных; 36 - входы/выходы "сопровождение данных"; 37 - входы/выходы "не готов к приему данных"; 38 - входы/выходы "данные не приняты"; 39 - входы/выходы "конец передачи/идентификация"; 40 - напряжение питания.

## Электрические параметры

Номинальное напряжение питания .....	5 В ± 5%
Выходное напряжение низкого уровня .....	≤ 0,45 В
Выходное напряжение высокого уровня .....	≥ 2,4 В
Ток потребления.....	≤ 120 мА
Ток утечки высокого уровня на входе .....	≤ 10 мкА
Ток утечки низкого уровня на входе .....	≤  -10  мкА
Выходной ток высокого уровня в состоянии "выключено" .....	≤ 10 мкА
Выходной ток низкого уровня в состоянии "выключено" .....	≤  -10  мкА
Время установления сигнала адреса относительно сигнала $\overline{READ}$ .....	0 нс
Время сохранения сигнала адреса относительно сигнала $\overline{READ}$ .....	0 нс
Длительность сигнала $\overline{READ}$ .....	140 нс
Время установления сигнала адреса относительно сигнала $\overline{WRITE}$ .....	0 нс
Время сохранения сигнала адреса относительно сигнала $\overline{WRITE}$ .....	0 нс
Длительность сигнала $\overline{WRITE}$ .....	170 нс
Время установления данных относительно сигнала $\overline{WRITE}$ .....	30 нс
Время сохранения данных относительно сигнала $\overline{WRITE}$ .....	0 нс

## Предельно допустимые режимы эксплуатации

Напряжение питания .....	4,5...5,5 В
Напряжение низкого уровня на выводах .....	-0,5...+0,8 В
Напряжение высокого уровня на выводах .....	2...(U <sub>п</sub> + 0,5) В
Максимально выходной ток высокого уровня:	
по выводу 27 .....	-0,15 мА
по выводу 11 .....	-0,05 мА
по остальным выводам .....	-0,4 мА
Максимальный выходной ток низкого уровня:	
по выводу 1 .....	4 мА
по остальным выводам .....	2 мА
Максимальная емкость нагрузки .....	150 пФ
Температура окружающей среды .....	-10...+70 °С