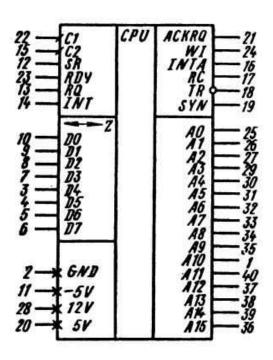
## KM580BM80A, KP580BM80A

Микросхемы представляют собой параллельное центральное 8-разрядное процессорное устройство с фиксированной системой команд. ИС имеют раздельные 16-разрядный канал адреса и 8-разрядный канал данных. Канал адреса обеспечивает прямую адресацию внешней памяти объемом до 65536 байт, 256 устройств ввода и 256 устройств вывода. 8-разрядное АЛУ микропроцессора обеспечивает выполнение арифметических и логических операций над двоичными данными, представленными в дополнительном коде, а также обработку двоично-десятичных упакованных чисел. Содержат 4750 интегральных элементов. Корпус типа 2123.40-2, масса не более 6 г.



Условное графическое обозначение КМ580ВМ80А, КР580ВМ80А

Назначение выводов: 1 - выход "адресные шины микросхемы"; 2 - общий; 3...10 - шины данных микросхемы (двунаправленные трехстабильные); 11 - напряжение смещения подложки; 12 - вход "установка"; 13 - вход "запрос шин"; 14 - вход "запрос прерывания"; 15 - вход "сигнал тактового импульса"; 16 - выход "подтверждение прерывания"; 17 - выход "прием"; 18 - выход "выдача"; 19 - выход "синхронизация"; 20 - напряжение питания ( $U_{\Pi 2}$ ); 21 - выход "подтверждение запроса шин"; 22 - вход "сигнал тактового импульса"; 23 - вход "готовность"; 24 - выход "ожидание"; 25...27 - выходы "адресные шины микросхем"; 28 - напряжение питания ( $U_{\Pi 1}$ ); 29...40 - выходы "адресные шины микросхем"

## Электрические параметры

Номинальное напряжение питания	
- U <sub>п1</sub>	.12 B ± 5%
- U <sub>n2</sub>	
Напряжение высокого уровня импульсов	
тактовых сигналов	913 В
Напряжение низкого уровня импульсов тактовых	
сигналов	0,3+0,8 B
Входное напряжение низкого уровня	
Входное напряжение высокого уровня	
Выходное напряжение высокого уровня	≥ 3,7 B
Выходное напряжение низкого уровня	
Ток потребления:	
- от источника питания U <sub>п1</sub>	≤ 75 mA
- от источника питания U <sub>п2</sub>	≤ 85 mA
Ток потребления от источника напряжения	
смещения подложки	.≤1 мA
Ток утечки на входах тактовых импульсов	10+10 мкА
Выходной ток в состоянии "выключено":	
- при U <sub>BXN</sub> = 0,45 В	100+100 мкА
- при U <sub>BXN</sub> = 5,25 В	10+10 мкА
Ток утечки на входах	10+10 мкА
Входной ток по каналу данных в режиме "прием":	
- при 0 ≤ U <sub>BXN</sub> ≤ 0,45 В	.≤  -0,1  mA
- при 0,45 ≤ U <sub>BXN</sub> ≤ 5,25 В	.≤  -2  MA
Период следования тактовых импульсов С1, С2	.0,482 мкс
Длительность тактовых импульсов:	
- C1	.≥ 60 нс
- C2	.≥ 220 нс
Время перехода сигналов С1, С2 из состояния низкого	
(высокого) уровня в состояние высокого	
(низкого) уровня	.050 нс
Время задержки сигнала С2 (низкого уровня)	
относительно сигнала С1 (низкого уровня)	≥ 0 нс
Время задержки сигнала С1 относительно	
сигнала C2	.≥ 80 нс
Время задержки сигнала С2 (высокого уровня)	
относительно сигнала С1 (низкого уровня)	≥ 70 нс
Время задержки распространения сигналов	
А15А0 (низкого уровня) относительно	
сигнала C2 (высокого уровня)	≤ 200 нс

Время задержки распространения сигналов D7D0
относительно сигнала С2 (высокого уровня)≤ 220 нс
Время задержки распространения сигналов
D7D0 и A15A0 (высокоимпедансное состояние)
относительно сигнала С2 (высокого уровня) ≤ 120 нс
Время установления сигналов D7D0
относительно сигнала С2≥ 150 нс
Время установления сигналов D7D0 относительно
сигнала С1 во время действия сигнала "прием"≥ 30 нс
Время задержки распространения сигналов
ACKRQ относительно сигнала С1≥ 120 нс
Время задержки распространения сигнала "синхронизация"
относительно сигналов С1 и С2≥ 120 нс
Время задержки распространения сигнала
"прием" относительно сигнала C225140 нс
Время установления сигнала "готовность"
относительно сигнала C2≥ 120 нс
Время задержки сигнала "прием" относительно
сигналов D7D0, A15A0≥ 0 нс
Время задержки распространения сигнала "ожидание"
относительно сигнала С1 ≤ 120 нс
Время установления сигнала "запрос прерывания"
относительно сигнала C2≥ 120 нс
Время сохранения сигнала "запрос захвата", "готовность",
"запрос прерывания", относительно сигнала С2≥ 0 нс
Время задержки распространения сигнала
"подтверждение прерывания" относительно сигнала С2≤ 200 нс
Время задержки распространения сигнала
"выдача" относительно сигнала С1 ≤ 140 нс
Время установления сигнала RQ относительно
сигнала С2≤ 140 нс